

Двухканальная микросхема управления ферритовыми фазовращателями

- 1312АП3Т – двухканальная микросхема управления ферритовыми фазовращателями, предназначенная для применения в устройствах коммутации СВЧ-сигналов, в том числе в устройствах АФАР.
- Базовые ТУ на микросхемы серии 1312 – АЕЯР.431310.687ТУ.
ТУ исполнения на микросхему 1312АП3Т – АЕЯР.431310.687-02ТУ.
- Конструктивное исполнение микросхемы – металлокерамический корпус 4112.16-3.
- Напряжение питания: U_{CC1} от 3 до 5,5 В; U_{CC2} от 10 до 15 В.
- Электрические параметры при приемке и поставке

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Темпе- ратура среды, °C
		не менее	не более	
Статический ток потребления первого источника питания, мА, $U_{CC1} = 5,5$ В; $U_{CC2} = 15$ В	I_{CC1}	–	10	25 ± 10 ; -60 ± 3 ; 125 ± 3
Статический ток потребления второго источника питания, мА, $U_{CC1} = 5,5$ В; $U_{CC2} = 15$ В	I_{CC2}	–	10	25 ± 10 ; -60 ± 3 ; 125 ± 3
Входной ток высокого уровня, мкА, $U_{CC1} = 5$ В; $U_{CC2} = 15$ В; $U_{IH} = 5$ В	I_{IH}	–	50	25 ± 10 ; -60 ± 3 ; 125 ± 3
Входной ток низкого уровня, мкА, $U_{CC1} = 5$ В; $U_{CC2} = 15$ В; $U_{IL} = 0$	I_{IL}	–	100	25 ± 10 ; -60 ± 3 ; 125 ± 3
Выходное напряжение высокого уровня, В, $U_{CC1} = 5$ В; $U_{CC2} = 15$ В; $I_{OH} = 0,1$ мА	U_{OH}	4,0	–	25 ± 10 ; -60 ± 3 ; 125 ± 3
Выходное напряжение низкого уровня, В, $U_{CC1} = 5$ В; $U_{CC2} = 15$ В; $I_{OL} = 1$ мА	U_{OL}	–	0,4	25 ± 10 ; -60 ± 3 ; 125 ± 3
Ток защиты пороговый, А, $U_{CC1} = 3$ В; $U_{CC2} = 15$ В	I_{OT}	2,4	3,0	25 ± 10 ; -60 ± 3
		2,1	3,0	125 ± 3
Время задержки включения, нс, $U_{CC1} = 3$ В; $U_{CC2} = 12$ В	t_{DHL}	–	60	25 ± 10
		–	100	-60 ± 3 ; 125 ± 3



- Предельно допустимые и предельные режимы эксплуатации

Наименование параметра режима, единица измерения	Буквенное обозначение параметра	Норма параметра			
		Предельно допустимый режим		Предельный режим	
		не менее	не более	не менее	не более
Напряжение первого источника питания, В	U _{CC1}	3,0	5,5	–	7,0
Напряжение второго источника питания, В	U _{CC2}	10,0	15,0	–	16,5
Входное напряжение высокого уровня, В	U _{IH}	2,4	5,0	–	7,0
Входное напряжение низкого уровня, В	U _{IL}	0	0,4	-0,3	–
Выходной ток высокого уровня на выходах диагностики OOL, OSC, мА	I _{OH}	–	0,1	–	5,0
Выходной ток низкого уровня на выходах диагностики OOL, OSC, мА	I _{OL}	–	1,0	–	5,0

- Внешние воздействующие факторы

Синусоидальная вибрация:

диапазон частот, Гц от 1 до 5 000
амплитуда ускорения, м/с² (g) 400 (40)

Акустический шум:

диапазон частот, Гц от 50 до 10 000
уровень звукового давления (относительно 2·10⁻⁵ Па), дБ 170

Механический удар одиночного действия в любом направлении:

амплитуда пикового ударного ускорения, м/с² (g) 15 000 (1 500)
длительность действия ударного ускорения, мс от 0,1 до 2,0

Механический удар многократного действия в любом направлении:

амплитуда пикового ударного ускорения, м/с² (g) 1 500 (150)
длительность действия ударного ускорения, мс от 1 до 5

Линейное ускорение в любом направлении:

амплитуда линейного ускорения, м/с² (g) 5 000 (500)
Атмосферное пониженное рабочее давление, Па (мм рт.ст) 1,3·10⁻⁴ (10⁻⁶)

Атмосферное повышенное рабочее давление, кПа (мм рт.ст) 294 (2 205)

Повышенная температура среды:

рабочая, °C 125
предельная, °C 150

Пониженная температура среды:

рабочая, °C минус 60
предельная, °C минус 60

Смена температур:

от пониженной предельной температуры среды, °C минус 60
до повышенной предельной температуры среды, °C 150

Повышенная относительная влажность при 35 °C, % 98

Микросхемы устойчивы к атмосферным конденсированным осадкам (роса, иней), соляному (морскому) туману, длительному воздействию влаги при условии многослойного лакового покрытия в составе аппаратурь.



- Микросхемы устойчивы к воздействию специальных факторов с характеристиками:
 - 7.И₁, 7.И₆, 7.И₇ – по группе 3У_с;
 - 7.С₁, 7.С₄ – по группе 4У_с;
 - 7.К₁, 7.К₄ – по группе 1К;

Допускается в процессе и непосредственно после воздействия специальных факторов с характеристикой 7.И₆ временная потеря работоспособности микросхем. Время потери работоспособности – не более 2 мс

Уровень бессбойной работы 7.И₈ по характеристике 7.И₆ должен быть не менее $0,02 \times 1\text{У}_{\text{с}}$.

- Надежность

Наработка до отказа Т_н в режимах и условиях эксплуатации, допускаемых ТУ, при температуре окружающей среды (температуре эксплуатации) не более $(65 + 5)$ °C, – 100 000 ч.

Наработка до отказа Т_н в облегченном режиме – 120 000 ч.

Облегченный режим: U_{CC1} = 5 В ± 5 %; U_{CC2} = 12 В ± 5 %; t_{amb} = (25 ± 10) °C.

Требования к показателям безотказности действуют в пределах срока службы Т_{сл}, равного значению гамма-процентного срока сохраняемости.

Гамма-процентный срок сохраняемости Т_{сγ}, исчисляемый с даты изготовления, указанной на микросхеме, при $\gamma = 99$ %:

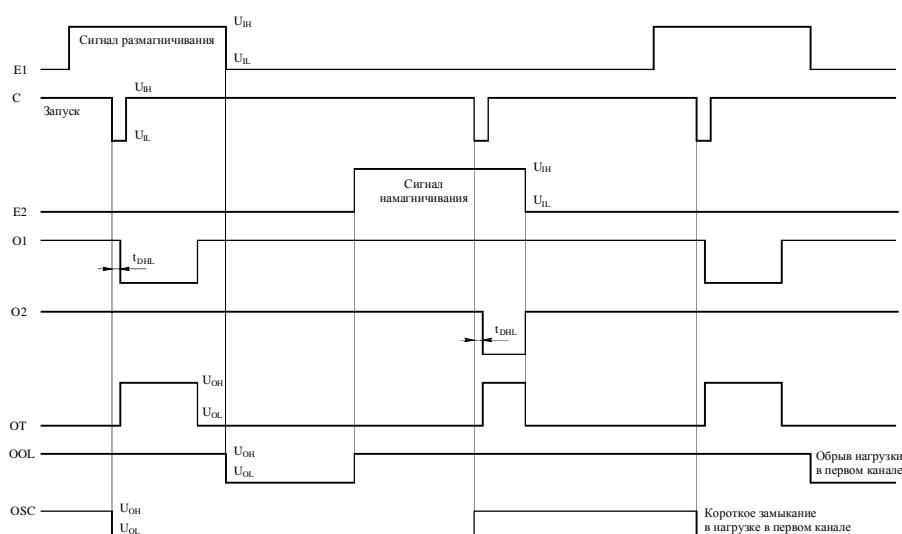
- 25 лет – при хранении микросхем в упаковке изготовителя в отапливаемом хранилище или в хранилище с регулируемой влажностью и температурой; при хранении во всех местах хранения микросхем, вмонтированных в защищенную аппаратуру или находящихся в защищенном комплекте ЗИП;
- 16,5 лет – при хранении в неотапливаемом хранилище микросхем в упаковке изготовителя, а также микросхем, вмонтированных в аппаратуру (в составе незащищенного объекта) или находящихся в комплекте ЗИП;
- 12,5 лет – при хранении микросхем в упаковке изготовителя под навесом; при хранении под навесом или на открытой площадке микросхем, вмонтированных в аппаратуру (в составе незащищенного объекта) или находящихся в комплекте ЗИП.

Гарантийный срок – 25 лет с даты приемки, а в случае перепроверки микросхемы – с даты перепроверки.

Гарантийная наработка – 100 000 часов в режимах и условиях, допускаемых ТУ, в пределах гарантийного срока.

- Указания по применению и эксплуатации

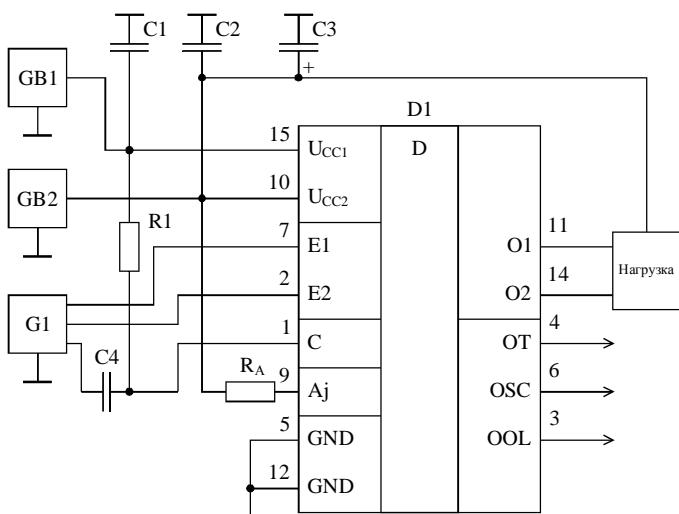
Порядок подачи и отключения напряжений питания U_{CC1}, U_{CC2} и входных сигналов – произвольный.



Диагностирование неисправностей в выходных цепях микросхемы осуществляется в соответствии с диаграммами состояний на входах и выходах микросхемы.

Амплитуда тока короткого замыкания на выходе микросхемы примерно равна выходному току защиты пороговому I_{OT} , а длительность импульса соответствует длительности тактового импульса на входе запуска С. Поэтому не следует использовать тактовые импульсы с длительностью более 1–2 мкс, так как это увеличивает мощность, рассеиваемую в выходном транзисторе микросхемы. Если из-за возможных сбоев логической схемы управления длительность тактового импульса t_{WL} может многократно возрасти, то для исключения опасных аварийных ситуаций можно использовать дифференцирующую RC цепочку на тактовом входе С микросхемы. Постоянная времени RC цепочки τ должна обеспечить надёжный запуск ($\tau \geq 100$ нс) и исключать тактовый сигнал длительностью t_{WL} более 1–2 мкс ($\tau \leq 1$ мкс).

- Типовая схема включения



GB1 – источник питания U_{CC1} ;
GB2 – источник питания U_{CC2} ;
G1 – генератор входных сигналов;
 $C_1 = C_2 = 2,2 \text{ мкФ}$; $C_3 = 100 \text{ мкФ}$;
 $R_1 = 20 \text{ кОм}$;
 R_A – регулировочный резистор.

Резистор R_A позволяет установить необходимое значение тока защиты порогового I_{OT} . Значения I_{OT} на обоих каналах регулируются одновременно.

- Функциональное назначение выводов

Номер вывода	Функциональное назначение	Обозначение	Номер вывода	Функциональное назначение	Обозначение
1	Вход запуска (тактовый)	C	9	Выход второго источника питания	U_{CC2}
2	Вход разрешения второго канала	E2	10	Выход первого ключа	O1
3	Выход диагностики обрыва в нагрузке	OOL	11	Общий вывод	GND
4	Контрольный выход состояния ключей	OT	12	Неиспользуемый вывод	–
5	Общий вывод	GND	13	Выход второго ключа	O2
6	Выход диагностики короткого замыкания в нагрузке	OSC	14	Выход первого источника питания	U_{CC1}
7	Вход разрешения первого канала	E1	15	Неиспользуемый вывод	–
8	Неиспользуемый вывод	–	16	Выход второго источника питания	U_{CC2}



- Габаритный чертеж корпуса микросхемы

**Микросхема интегральная в корпусах
4112.16-3, 4112.16-3Н, 4112.16-3.01, 4112.16-3.03
Габаритный чертеж У80.073.153ГЧ**

